

Intel пока не обнаружила основную причину проблем с нестабильностью процессоров Core i9 13-го и 14-го поколения

Intel сообщила Tom's Hardware, что сообщения об устранении основной причины сбоев Core i9 являются ложными. Заявление Intel противоречит немецкому изданию Igor's Lab, которое сообщило ранее сегодня, что Intel обнаружила корень проблем, влияющих на стабильность процессоров 13-го поколения Raptor Lake и 14-го поколения Raptor Lake Refresh Core i9, что породило волну сообщений, в которых утверждалось, что проблема будет исправлена через прошивку BIOS.

Лаборатория Игоря заявила, что получила внутренний документ, как сообщается, в рамках соглашения о неразглашении, в котором подчеркивается, что основной причиной нестабильности было «неправильное значение в алгоритме микрокода, связанное с функцией eTVB». eTVB (Enhanced Thermal Velocity Boost), это функция, которая изобретательно разгоняет ядра процессора выше максимальной турбо-частоты при выполнении определенных условий. eTVB срабатывает только тогда, когда имеется достаточный запас по температуре и мощности.

Технология eTVB является эксклюзивной функцией чипов Intel Raptor Lake, в частности моделей Core i9. eTVB — отличное преимущество для процессоров Core i9, поскольку оно дает им прирост производительности в играх и приложениях, требующих высоких тактовых частот.

Согласно предполагаемому отчету об анализе отказов, на который ссылается Игорь, Intel обнаружила смещение минимального рабочего напряжения на Core i9 из-за воздействия повышенного напряжения ядра.

Похоже, что Intel может решить эту проблему с помощью обновления прошивки. Однако коренная причина проблем нестабильности до сих пор не определена.

Ранее Intel отмечала, что производителям материнских плат необходимо включить необходимые функции безопасности, а не настраивать прошивку для достижения максимальной производительности и заставлять процессоры работать за пределами своих спецификаций. Это действие вынудило производителей выпустить обновленную прошивку с базовыми профилями Intel, которые обеспечивают работу всех механизмов безопасности чипов.