

Грядущие процессоры AMD Zen 6 будут несовместимы с некоторыми матплатами AM5

Будущие чипы AMD Ryzen на архитектуре Zen 6, известные под кодовым именем Medusa, могут оказаться несовместимыми с некоторыми текущими платами AM5 из-за изменений в контроллере оперативной памяти.

По слухам, Zen 6 получит два встроенных контроллера памяти (IMC), один из которых поддерживает только по одному модулю на канал (1DPC). Это вынудит AMD изменить предпочтительный порядок установки модулей DDR5 — с текущих слотов A0/B0 на A1/B1.

Таким образом, некоторые Mini-ITX и mATX платы, рассчитанные на 1DPC, могут оказаться неготовыми к новым требованиям Zen 6 без обновлений. MSI уже адаптировала свою плату MPOWER под эту схему, но ситуация с другими производителями пока неясна.

AMD, якобы, работает над тем, чтобы сохранить поддержку старого порядка, но предупреждает, что производительность в A0/B0-режиме будет ниже.

Выход настольных процессоров Zen 6 ожидается в 2025 году. Они обещают прирост ядер, кэша и архитектурных улучшений — но за это, возможно, придется платить совместимостью