

Intel разрабатывает новую серию процессоров Bartlett Lake-S, которые будут отличаться от предыдущих поколений отсутствием энергоэффективных ядер (E-ядер) и будут включать только производительные ядра (P-ядра). Согласно информации из патча для ядра Linux, эти процессоры нацелены на использование в существующих материнских платах с сокетом LGA1700 (серий 600 и 700) после обновления BIOS.

Предполагается, что топовая модель Bartlett Lake-S может иметь до 12 P-ядер и 24 потоков. В основе новинки, вероятно, лежит архитектура Raptor Cove, которая также используется в 13-м и 14-м поколениях процессоров Intel. Сообщается о планах выпуска версий с TDP 125 Вт, 65 Вт и 45 Вт.

Ожидается, что процессоры Bartlett Lake-S могут быть анонсированы в третьем квартале 2025 года, возможно, на выставке Computex. Хотя изначально платформа Bartlett Lake была представлена для сетевых и периферийных приложений (NEX), появление версии только с P-ядрами может быть интересно геймерам.

Предполагается, что Bartlett Lake-S может улучшить производительность в играх, но, вероятно, будет менее энергоэффективным, чем Arrow Lake.

```
linux-kernel.vger.kernel.org archive mirror
[ search ] help / color / mirror / Atom feed

From: Pi Xiang <xiange.pi@intel.com>
To: x86@kernel.org
Cc: tony.luck@intel.com, peterz@infradead.org, linux-kernel@vger.kernel.org
Subject: [PATCH] x86/cpu: Add CPU model number for Bartlett Lake
Date: Mon, 14 Apr 2025 11:28:39 +0800 [thread overview]
Message-ID: <20250414032839.5368-1-xiange.pi@intel.com> (raw)

Bartlett Lake has a P-core only product with Raptor Cove.

Signed-off-by: Pi Xiang <xiange.pi@intel.com>
---
 arch/x86/include/asm/intel-family.h | 2 ++
 1 file changed, 2 insertions(+)

diff --git a/arch/x86/include/asm/intel-family.h b/arch/x86/include/asm/intel-family.h
index 3a97a7eefb51..405bde66032a 100644
--- a/arch/x86/include/asm/intel-family.h
+++ b/arch/x86/include/asm/intel-family.h
@@ -126,6 +126,8 @@
#define INTEL_GRANITERAPIDS_X           IFM(6, 0xAD) /* Redwood Cove */
#define INTEL_GRANITERAPIDS_D           IFM(6, 0xAE)

+#define INTEL_RAPTORCOVE             IFM(6, 0xD7) /* Bartlett Lake */
+
 /* "Hybrid" Processors (P-Core/E-Core) */

#define INTEL_LAKEFIELD                IFM(6, 0x8A) /* Sunny Cove / Tremont */
--
```

2.31.1

Lore.kernel