


AMD раскрыла партнёрам детали будущих процессоров на архитектуре Zen 6. Новая линейка охватит серверные, настольные и мобильные решения.

Большинство чипов будет производиться по техпроцессу TSMC N2P, хотя часть моделей задействует более экономичный N3P. Согласно утечке от надёжного инсайдера Kepler_L2, серверные чипы EPYC Venice и Venice-Dense, а также настольные CPU Olympic Ridge (Ryzen 10000) и ноутбучные Gator Range — все они будут использовать техпроцесс N2P.

Уточняется, что в новых чиплетах количество ядер увеличится до 12 (Classic) и 32 (Dense) на кристалл. Модель Medusa Point — преемник Strix Point — будет сочетать оба техпроцесса: N2P для вычислительных блоков, N3P — для вспомогательных.



Kepler_L2
Senior member

Sep 6, 2020

867

3,540

136

Jul 4, 2025

Idk how we're still debating the nodes

Venice (MS server) uses N2P

Venice-Dense (Cloud server) uses N2P

Olympic Ridge (desktop) uses N2P

Gator Range (high-end laptop) uses N2P

Medusa Point 1 (premium laptop) uses both N2P+N3P for top SKUs and N3P only for lower end SKUs

All of this information has been given from AMD to OEMs and AIBs.

VideoCardz.com

При этом бюджетные версии на N3P, вероятно, получают монолитную компоновку.

В утечке также упоминаются кодовые имена будущих мобильных решений Medusa Halo и Bumblebee, но по ним пока мало информации. Отдельно подчёркивается, что о переходе GPU на техпроцесс для RDNA5 (UDNA) пока официальных данных нет.